

⑫ 公開特許公報 (A)

昭62-12381

⑤ Int. Cl.⁴

H 02 M 7/48

識別記号

庁内整理番号

F-7154-5H

④ 公開 昭和62年(1987)1月21日

審査請求 未請求 発明の数 1 (全4頁)

⑬ 発明の名称 インバータ装置のパルス幅変調制御方式

⑭ 特 願 昭60-151737

⑮ 出 願 昭60(1985)7月9日

⑯ 発 明 者 岩 崎 学 川崎市川崎区田辺新田1番1号 富士電機株式会社内

⑰ 出 願 人 富士電機株式会社 川崎市川崎区田辺新田1番1号

⑱ 代 理 人 弁理士 青山 葆 外2名

明 細 書

1. 発明の名称

インバータ装置のパルス幅変調制御方式

2. 特許請求の範囲

(1) インバータ装置におけるパルス幅変調制御方式において、出力周波数が所定値より高くなるとき変調波を三角波からノコギリ波に切換えることを特徴とするインバータ装置のパルス幅変調制御方式。

3. 発明の詳細な説明

[産業上の利用分野]

この発明はパルス幅変調インバータ装置におけるパルス幅変調制御方式に関する。

[従来技術とその問題点]

パルス幅変調(PWM)により、パルス幅の異なる方形波を出力し、これをリアクトル等を用いて等価的に任意の周波数の正弦波電圧を発生させるいわゆる、パルス幅変調インバータは、低次の高調波を抑制できる長所を有し、比較的小容量のインバータ装置に用いられている。第3図はパルス

幅変調インバータ装置における従来のパルス幅変調制御部を示している。

マイクロプロセッサ1には、周波数設定器2からの電圧信号をV/Fコンバータ3により変換した周波数信号と、変調に必要な三角波発生回路4からの三角波と、過電流や過電圧を保護するための保護回路5からの信号、及びV/Fパターン回路6、トルクブースト回路7、加速時間設定回路8、減速時間設定回路9からの信号等が入力されていて、ROM(リードオンメモリ)10によるプログラムに従ってパルス幅変調の所定の演算が行なわれる。第4図は上述のパルス幅変調のタイムチャートを示していて、21は、周波数設定器2により設定された周波数による正弦波であり、例えばU相のみを示している。22は三角波発生回路4による三角波であり、両波形の交点であるa点、b点、c点、d点…がこのマイクロプロセッサ1により演算され、方形波信号23で示すように、パルスオン期間Ton=b-a、パルスオフ期間Toff=c-bがそれぞれ3相分求められ、出力タイマー回

BEST AVAILABLE COPY

路 11 に送出される。出力タイマー回路 11 から
は時間出力 U_t , V_t , W_t として出力され、この
信号は、オンディレイ回路 12 によりパルス U ,
 V , W 及びこのパルスの位相を 180° 遅らせた
パルス \bar{U} , \bar{V} , \bar{W} との 6 パルスとして出力され、
このパルス信号はゲート信号として、3 相インバ
ータ回路に送出される。

上述した回路構成においては、正弦波 21 と三
角波 22 との交点を各相毎に三角波 22 の 1 周期
に 2 回づつ高速に演算する必要があり、インバ
ータ装置を高周波領域で動作させようと思えば、前
記演算を更に高速で処理しなければならないので、
従来より、低周波領域では上述したパルス
幅変調制御を行い、高周波領域になると、パルス
振幅 (PAM) 制御に切り替えていた。ところがこの
パルス振幅変調制御によるインバータ装置では、
パルス幅変調制御のように第 5 次、第 7 次の低次
高周波を抑制することができず、多くの高周波が
流出し、電動機等に悪影響を及ぼしていた。

[発明の目的]

で説明した三角波による変調制御がなされ、設定
周波数が ROM 14 に書き込まれている周波数よ
りも高くなった高周波帯域ではマイクロプロセッ
サ 1 はノコギリ波発生回路 13 によるノコギリ波
をとり込み、このノコギリ波を変調波として用い
ることにより変調制御される。

以下このノコギリ波による変調方式を第 2 図に
より説明する。

21 は V/F 変換器 3 からの正弦波であり、24
は第 1 図におけるノコギリ波発生回路 13 によ
るノコギリ波である。この変調方式によれば、従
来例のように T_{on} , T_{off} を求める場合、変調波で
あるノコギリ波の 1 周期 T_c はあらかじめわかっ
ているので、正弦波 21 とノコギリ波 24 の交点
は、f 点、g 点のように、ノコギリ波 24 の 1 周期
 T_c 内で 1 回求めるだけでパルスオン期間 T_{on} は
求まり、パルスオフ期間 T_{off} は $T_{off} = T_c - T_{on}$
により簡単に求めることができ、マイクロプロセッ
サ 1 における演算時間は大幅に短縮される。こ
れにより、パルス幅変調制御方式でより高周波域

この発明は上述した問題点をなくすためになさ
れたものであり、従来と同一機種のインバータ装
置でより高い出力周波数域においても高調波発生
の恐れのないインバータ装置の変調切換制御方式
を提供することを目的とする。

[発明の構成]

この発明のインバータ装置のパルス幅変調制御
方式は、インバータ装置におけるパルス幅変調制
御方式において、出力周波数が所定値より高くな
ったとき変調波を三角波からノコギリ波に切換える
ことを特徴とする。

[実施例]

第 1 図はこの発明の 1 実施例を示して、従
来例と異なるのは、三角波発生回路 4 の外にノコ
ギリ波発生回路 13 を備え、又、ROM 14 には、
周波数設定器 2 による設定周波数が所定値よりも
高くなったときに変調波を三角波からノコギリ波
に切換えてノコギリ波による変調制御を行うプロ
グラムも含まれている。

従って、低周波帯域においては上述した従来例

まで動作可能となり、しかも高調波発生のおそれ
もなくなる。

[発明の効果]

以上説明したように、この発明は、パルス幅変
調制御における変調波をインバータの使用周波数
が所定値より高くなったとき、三角波からノコギ
リ波に切換えるようにしたのでマイクロプロセッ
サにおけるパルス幅変調のための演算が簡単に
なり、高速に処理できる。これにより、インバータ
装置はより高周波域まで動作可能となり、しかも
高調波発生を抑制することができる。

4. 図面の簡単な説明

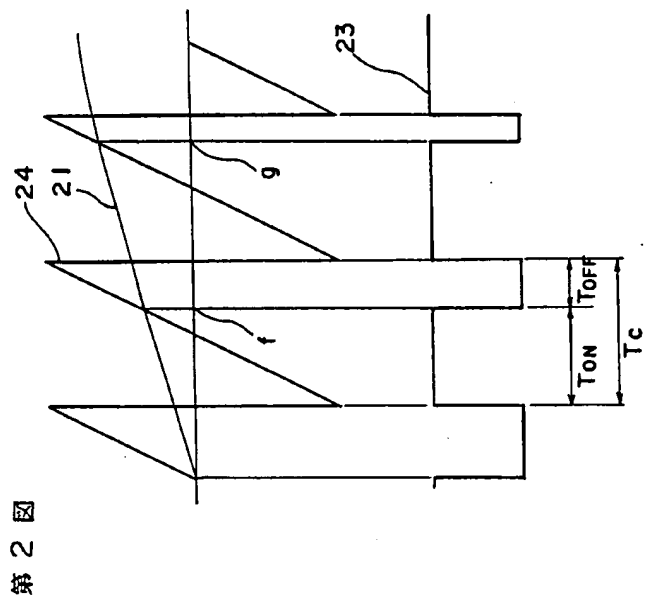
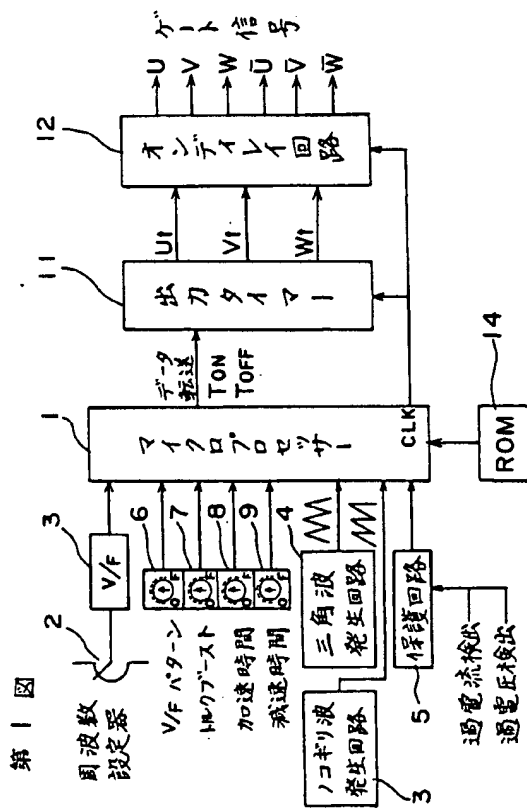
第 1 図はこの発明の 1 実施例を示すインバータ
装置におけるパルス幅変調制御部のブロック図、
第 2 図は第 1 図における動作を示すタイムチャー
ト、第 3 図は変調波に三角波を用いたパルス幅変
調制御部のブロック図、第 4 図は第 3 図における
動作を示すタイムチャートである。

1 … マイクロプロセッサ、 13 … ノコギリ波発
生回路、 14 … ROM、 21 … 正弦波、

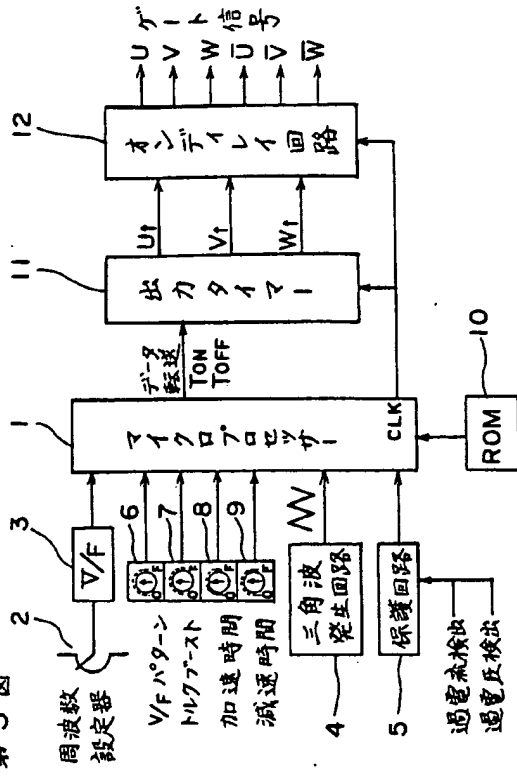
24…ノコギリ波、 T_{on} …パルスオン期間、
 T_{off} …パルスオフ期間、 T_c …変調波周期。

特許出願人 富士電機株式会社

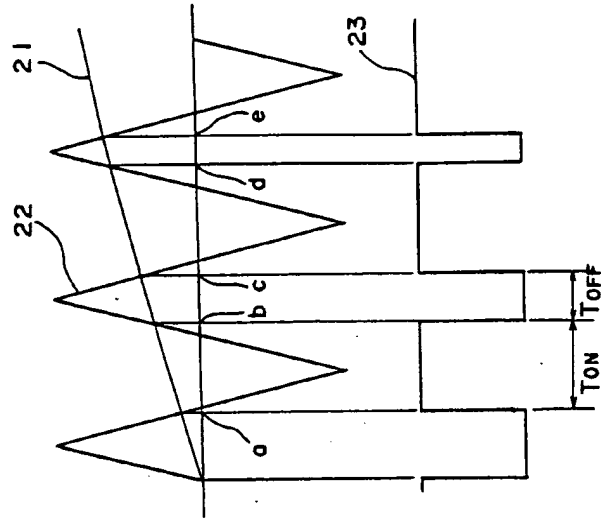
代理人 弁理士 青山 保 外2名



第3図



第4図



BEST AVAILABLE COPY